
HP-CV24

Schnittstellenbaugruppe für den ECB-Bus mit vier V.24- und einer Centronics-Schnittstelle

Das Bussystem

Der von DIGALOG eingesetzte ECB-Bus ist ein auf die Anforderungen von prozeßnahen Interface-Techniken zugeschnittener I/O-Bus. Er zeichnet sich durch erhöhte Störsicherheit (infolge DIGALOG-Optimierung) und ein exzellentes Preis/Leistungsverhältnis aus. Die große Auswahl an Baugruppen für den ECB-Bus mit entsprechendem Support ermöglicht Anwendungen in den vielen Bereichen.

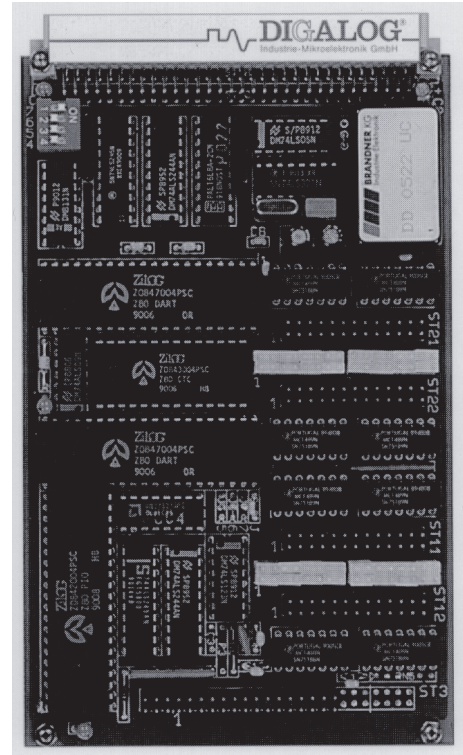
Der modulare Aufbau der DIGALOG-Baugruppen gewährleistet die Anpassung auch an andere Bussysteme, z.B. VMEbus.

Die seriellen Schnittstellen

Die HP-CV24 enthält vier RS-232C- bzw. V.24-Kanäle. Über einfache Jumpereinstellung sind alle gängigen V.24-Protokolle programmierbar. Durch einen Zähler-/Zeitgeberbaustein kann die Baugruppe drei voneinander unabhängige Baudraten erzeugen. Dieser Baustein wird mit eigenem Taktgenerator betrieben und ist somit unabhängig vom Systemtakt. So können Baudraten von 50 bis 38400Baud eingestellt werden. Zwei serielle Kanäle arbeiten jeweils mit der gleichen Baudrate. Die Baugruppe benötigt ausschließlich 5V Spannungsversorgung, die V.24-Pegel werden durch einen DC/DC-Wandler mit -Filter erzeugt.

Die parallele Schnittstelle

Die parallelen Kanäle der HP-CV24 sind als Centronics-Schnittstelle ausgeführt. Zusätzlich wurden bidirektionale Datentreiber implementiert, damit nicht nur Ausgabe, sondern auch Eingabe möglich ist. Die Umschaltung der Datenrichtung erfolgt hard- oder softwaremäßig.



Die Verbindung

Fünf Schnittstellen-Buchsen sind über Flachbandkabel und Pfostenstecker verbunden. Dadurch ist die Montage an der Gehäuserückwand und an der Frontblende möglich. Die HP-CV24 kann natürlich komplett mit Frontblende, Buchsen incl. Arretierung und Verkabelung geliefert werden.

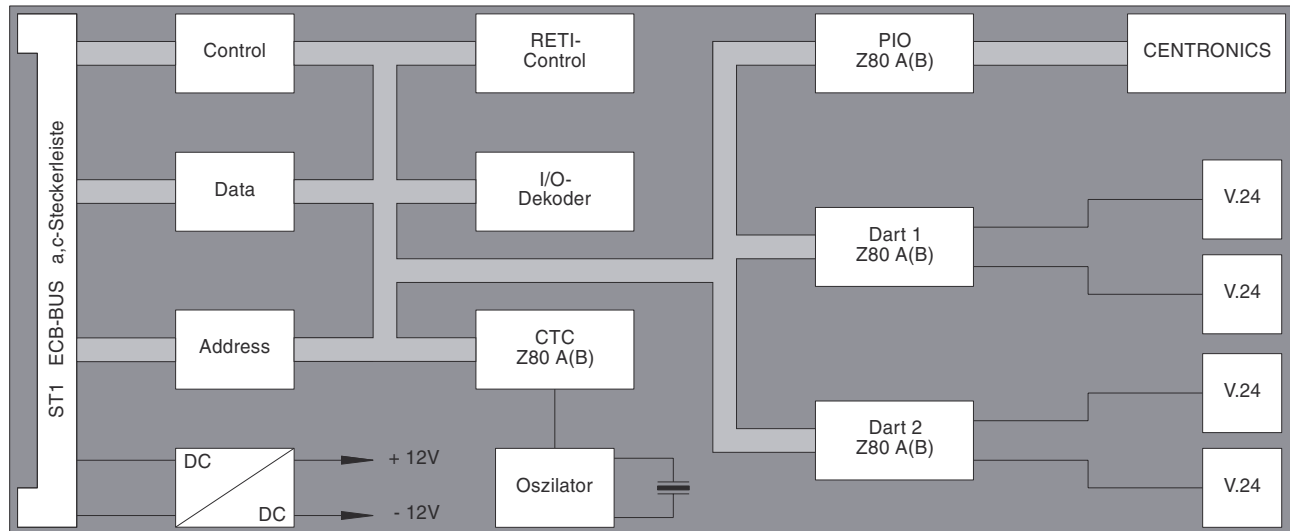
Die Software

Für die HP-CV24 stehen Treiber für die verschiedensten Echtzeitbetriebssysteme zur Verfügung. Die Implementierung in der Programmiersprache C ermöglicht zudem eine leichte Portierung auf weitere Systeme. Auch Programmiersprachen wie Assembler oder Pascal werden von DIGALOG unterstützt.



HP-CV24

Schnittstellenbaugruppe für den ECB-Bus mit vier V.24- und einer Centronics-Schnittstelle



Spezifikationen

- 4 serielle RS-232C / V.24 Schnittstellen, DCE oder DTE-Belegung
- 3 voneinander unabhängige Baudraten
- Baudraten 50 ... 384000 Baud
- 1 Centronics-Parallelschnittstelle mit gepufferten Ein- und Ausgängen
- 4 Statusanzeigen für V.24-Signale (optional)
- voller Z80-Vektorinterrupt
- RETI-Controller
- gepufferte Bussignale
- Single-Power-Supply

Technische Daten

Bus

- Spannungsvers. : 5 V $\pm$ 5% DC
- Stromaufnahme : 200 mA typ.
- Leistungsaufnahme : 7 W
- Temperaturbereich : 0°... 70° Umluft
- Steckverbindung : 64polige a,c-Leiste nach DIN 41612 mit ECB-Bus-Belegung
- Gewicht : ca. 330 g mit Frontblende
- Maße : 100 x 160 mm; 3HE, 4TE

Externer Anschluß

- Spannungserzeugung : $\pm$ 12 V galvanisch getrennt
- Schaltpegel : TTL (Centronics), V.24
- Übertragungsrate : 50 ... 38400 Baud
- Frontblende : Ausführung mit 5 Buchsen: 12TE
Ausführung mit 3 Buchsen: 8TE
Ausführung mit 1 Buchse: 4TE

Technische Änderungen behalten wir uns vor (11/94).